



СИЛАБУС НАВЧАЛЬНОЇ ДИСЦИПЛІНИ «АРХІТЕКТУРА ОБЧИСЛЮВАЛЬНИХ СИСТЕМ»

Компонент освітньої програми –
обов'язковий (4 кредити)

Освітньо-професійна програма	Комп'ютерні науки та проектування програмних систем
Спеціальність	F3 Комп'ютерні науки
Галузь знань	F Інформаційні технології
Рівень вищої освіти	перший бакалаврський
Мова навчання	українська
Профайл викладача (-ів)	Данилюк Іван Михайлович - кандидат фізико-математичних наук, доцент кафедри прикладної математики та інформаційних технологій https://amit.chnu.edu.ua/pro-kafedru/spivrobotnyky/danyliuk-ivan-mykhailovych/
Контактний тел.	+38 (0372) 58-48-57
E-mail:	i.danyluk@chnu.edu.ua
Сторінка курсу в Moodle	https://moodle.chnu.edu.ua/course/view.php?id=402
Консультації	Згідно розкладу консультацій

АНОТАЦІЯ НАВЧАЛЬНОЇ ДИСЦИПЛІНИ

Вивчення цієї дисципліни дає змогу здобути ґрунтовні знання про будову та принципи роботи сучасних комп'ютерних систем. Дисципліна спрямована на формування цілісного уявлення про архітектуру комп'ютера, його функціональні елементи та принципи їх взаємодії, надання знань про структуру, характеристики та класифікацію сучасних обчислювальних систем, розвиток практичних навичок роботи з апаратними та програмними компонентами комп'ютера, аналізу їх параметрів, здійснення базової діагностики та технічного обслуговування.

Курс також передбачає формування вмінь представлення даних у машинних форматах, програмування мовою Assembler та використання асемблерних вставок у програмах на C/C++, що забезпечує підготовку фахівців до ефективного використання й оптимізації сучасних обчислювальних систем.

Для ефективного засвоєння курсу здобувач повинен мати базові знання з математики, фізики, інформатики та основ програмування.

НАВЧАЛЬНИЙ КОНТЕНТ ОСВІТНЬОЇ КОМПОНЕНТИ

МОДУЛЬ 1.

Тема 1	Представлення даних у комп'ютері. Операції над даними.
Тема 2	Історія розвитку комп'ютерів. Персональний комп'ютер.
Тема 2	Принципи побудови комп'ютерів.
Тема 4	Материнська плата для x86/x64 процесора.

Тема 5	Еволюція чіпсетів материнських плат для x86/x64 процесора.
Тема 6	Локальні шини. Інтерфейси. Порти вводу-виводу.
Тема 7	Арифметичні основи комп'ютерних обчислень.
Тема 8	Вивчення типів і конструктивних особливостей корпусів і блоків живлення. Встановлення системної плати в корпус, її основні компоненти, задання параметрів роботи.
Тема 9	Встановлення і налаштування параметрів роботи HDD, приводів оптичних носіїв, контролерів і адаптерів.
МОДУЛЬ 2.	
Тема 10	Будова та основні принципи роботи процесора.
Тема 11	Режими роботи мікропроцесора.
Тема 12	Програмування мовою ASM засобами NASM.
Тема 13	Вивчення команд передачі даних та умовних команд мови Assembler в IDE SASM.
Тема 14	Вивчення команд для реалізації циклічних алгоритмів у мові Assembler в IDE SASM.
Тема 15	Використання вставок коду на мові Assembler в програмах на C.
Тема 16	Накопичувачі інформації на фізичних та магнітних носіях.
Тема 17	Накопичувачі інформації на оптичних носіях та флеш-пам'яті.
Тема 18	Оперативна пам'ять.
Тема 19	BIOS та UEFI.

ФОРМИ, МЕТОДИ ТА ОСВІТНІ ТЕХНОЛОГІЇ НАВЧАННЯ

У процесі вивчення навчальної дисципліни використовуються інноваційні інформаційно-комунікаційні освітні технології та технології студентоцентрованого навчання, традиційні та інтерактивні форми і методи навчання (лекції-візуалізації з використанням комп'ютерної техніки, практичні заняття, інтегровані заняття, заняття з використанням систем електронного навчання Moodle / Google Classroom, індивідуальні та групові консультації, самостійна робота), елементи дистанційного навчання (за потреби) – відеоконференції засобами Google Meet, Zoom тощо.

ФОРМИ Й МЕТОДИ КОНТРОЛЮ ТА ОЦІНЮВАННЯ

Поточний контроль: проводиться у вигляді контрольної роботи за темами 1-9 та лабораторними роботами 1-3, заліків з лабораторних робіт 1-6. Також після кожної лекції передбачено тест за матеріалами попередньої лекції.

Підсумковий контроль – залік.

КРИТЕРІЇ ОЦІНЮВАННЯ РЕЗУЛЬТАТІВ НАВЧАННЯ

Оцінювання програмних результатів навчання здобувачів освіти здійснюється за шкалою європейської кредитно-трансферної системи (ECTS).

Критерієм успішного оцінювання є досягнення здобувачем вищої освіти мінімальних порогових рівнів (балів) за кожним запланованим результатом навчання.

ПОЛІТИКА ЩОДО АКАДЕМІЧНОЇ ДОБРОЧЕСНОСТІ

Кожний студент також зобов'язаний дотримуватися принципів академічної доброчесності. Для виконання лабораторних робіт студенти отримують кожен свій варіант. Здане студентом завдання іншого варіанту не оцінюється.

Дотримання політики щодо академічної доброчесності учасниками освітнього процесу при вивченні навчальної дисципліни регламентовано такими документами:

- ✓ Етичний кодекс Чернівецького національного університету імені Юрія Федьковича
- ✓ Положення про виявлення та запобігання академічного плагіату у Чернівецькому національному університету імені Юрія Федьковича

ІНФОРМАЦІЙНІ РЕСУРСИ

- Електронний курс: <https://moodle.chnu.edu.ua/course/view.php?id=402>

*Детальна інформація щодо вивчення курсу
висвітлена у робочій програмі навчальної дисципліни*