Ідентифікатор закупівлі: UA-2026-10-15-004879-a
Предмет закупівлі: Код ДК 021:2015 31710000-6 Електронне обладнання (мікросхеми)
Процедура закупівлі: Переговорна процедура (відповідно до пп.1 п.13 Особливостей)
Запланована вартість закупівлі: 94 920,00 грн. з ПДВ
Оголошена вартість закупівлі: 79 100,00 грн без ПДВ
Період поставки: по 11.12.2026р.
Місце поставки товару : м. Чернівці, вул. Університетська, 28.

Обгрунтування технічних і якісних характеристик предмета закупівлі:

№ з/п	Найменування	Одиниці виміру	Кількість	Характеристика
1	**Мікросхема програмованої логіки (ПЛІС) Altera Agilex 5 E-Series A5EA008BB23BE6S** **або еквівалент**	шт	4	**Тип:** Мікросхема програмованої логіки (ПЛІС) **Серія продукту:** Agilex 5 E-Series **Номенклатурний номер:** A5EA008BB23BE6S **Кількість логічних елементів (LE):** не менше 85 000 **Тип корпусу:** 795-VPBGA **Кількість контактних виводів:** 795 **Клас швидкодії (Speed Grade):** не гірше 6 **Температурний діапазон:** від 0 °C до +100 °C (Extended) **Енергоспоживання:** Standard Power **Тип монтажу:** Поверхневий (SMD/SMT) **Відповідність стандартам:** RoHS (безсвинцева технологія) **Стан контактних виводів:** без слідів деформації, окислення або перекатування (reballing) **Комплектація** Мікросхема Оригінальне заводське пакування (Tray / антистатичний лоток)
2	**Мікросхема аналого-цифрового перетворювача (АЦП) AD9434 Analog Devices або еквівалент**	шт	2	**Тип:** Мікросхема аналого-цифрового перетворювача (АЦП) **Номенклатурний номер:** AD9434BCPZ-500 **Розрядність:** не менше 12 біт **Частота дискретизації (швидкодія):** не менше 500 МГц (MSPS) **Смуга пропускання аналогового входу (Full Power Bandwidth):** не менше 650 МГц **Співвідношення сигнал/шум (SNR):** не гірше 65 dBFS (при вхідній частоті 250 МГц) **Динамічний діапазон, вільний від паразитних складових (SFDR):** не гірше 78 dBc (при вхідній частоті 250 МГц) **Споживана потужність:** не більше 680 мВт (при максимальній частоті дискретизації 500 МГц) **Тип цифрового інтерфейсу:** Диференційний LVDS (із підтримкою диференційного узгодження 100 Ом) **Вхід тактового сигналу (Clock Input):** Диференційний **Напруга живлення аналогової частини (AVDD):** 1.8 В (допуск ± 5%) **Напруга живлення цифрової частини (DRVDD):** 1.8 В (допуск ± 5%) **Тип корпусу:** 56-lead LFCSP (8x8 мм) **Особливості корпусу:** Наявність відкритої контактної площадки (Exposed Pad) знизу мікросхеми для тепловідведення та забезпечення мінімального імпедансу заземлення **Тип монтажу:** Поверхневий (SMD/SMT) **Температурний діапазон:** Індустріальний, від -40 °C до +85 °C **Відповідність стандартам:** RoHS (безсвинцева технологія) **Комплектація** Мікросхема Оригінальне заводське або антистатичне пакування

3	**Мікросхема генератора керованого напругою AD8331 Analog Devices або еквівалент**	шт	4	**Тип:** Мікросхема підсилювача зі змінним коефіцієнтом підсилення (VGA) та малошумливим попереднім підсилювачем (LNA) **Повний номенклатурний номер:** AD8331 або еквівалент **Смуга пропускання (Bandwidth):** не менше 120 МГц (по рівню -3 дБ) **Спектральна щільність напруги шуму на вході (Input Voltage Noise):** не гірше 0.74 нВ/√Гц **Діапазон регулювання коефіцієнта підсилення (Gain Control Range):** 48 дБ (від -4.5 дБ до +43.5 дБ) **Інтерфейс керування підсиленням:** Аналоговий (лінійний масштаб у дБ, типова крутизна 50 мВ/дБ) **Вхідний імпеданс LNA (диференційний):** 200 Ом (з можливістю програмування через зовнішній резистор) **Напруга живлення (Vs):** 5 В (однополярне живлення) **Струм споживання:** не більше 26 мА **Тип входу/виходу LNA та VGA:** Диференційний **Режим очікування (Standby / Power-Down):** Наявний (зі зниженням струму споживання до 3 мА або менше) **Тип корпусу:** 20 вивідний QSOP **Особливості корпусу:** Наявність відкритої контактної площадки (Exposed Pad) для забезпечення оптимального тепловідведення та низькоіндуктивного заземлення **Тип монтажу:** Поверхневий (SMD/SMT) **Температурний діапазон:** Індустріальний, від -40 °C до +85 °C **Відповідність стандартам:** RoHS (безсвинцева технологія) **Комплектація:** Мікросхема у відповідному захищеному пакуванні
4	**Мікросхема цифро-аналогового перетворювача (ЦАП / DAC) Maxim Integrated (Analog Devices) MAX5890 або еквівалент**	шт	4	**Тип:** Мікросхема цифро-аналогового перетворювача (ЦАП) **Номенклатурний номер:** MAX5890 **Розрядність:** не менше 14 біт **Частота дискретизації:** не менше 600 МГц **Тип цифрового інтерфейсу:** LVDS **Тип виходу:** Диференційний струмовий **Тип корпусу:** 68-pin QFN (10x10 мм) з відкритою контактною площадкою **Температурний діапазон:** від -40 °C до +85 °C **Напруга живлення:** 3.3 В (аналогова), 1.8 В (цифрова) **Тип монтажу:** Поверхневий (SMD/SMT) **Відповідність стандартам:** RoHS (безсвинцева технологія) **Стан контактних виводів:** без слідів окислення або попереднього паяння **Стан товару:** новий (не перебував в експлуатації, без слідів демонтажу) **Комплектація** Мікросхема Оригінальне заводське або антистатичне пакування